

# MPSCディスコンでお困りでは？

## FPGA用 HDLCコントローラ IPコア

株式会社ワイ・デー・ケー

### 特徴

yCORE-HDLCはFPGA向けのHDLCコントローラ用IPコアです。本IPコアはNEC®製uPD72001®互換を目指した1チャンネルおよびBOPモードに対応しております。ホストインタフェースとしては、SH-4®回路も用意しています。

### ターゲットカスタマイズ対応可能

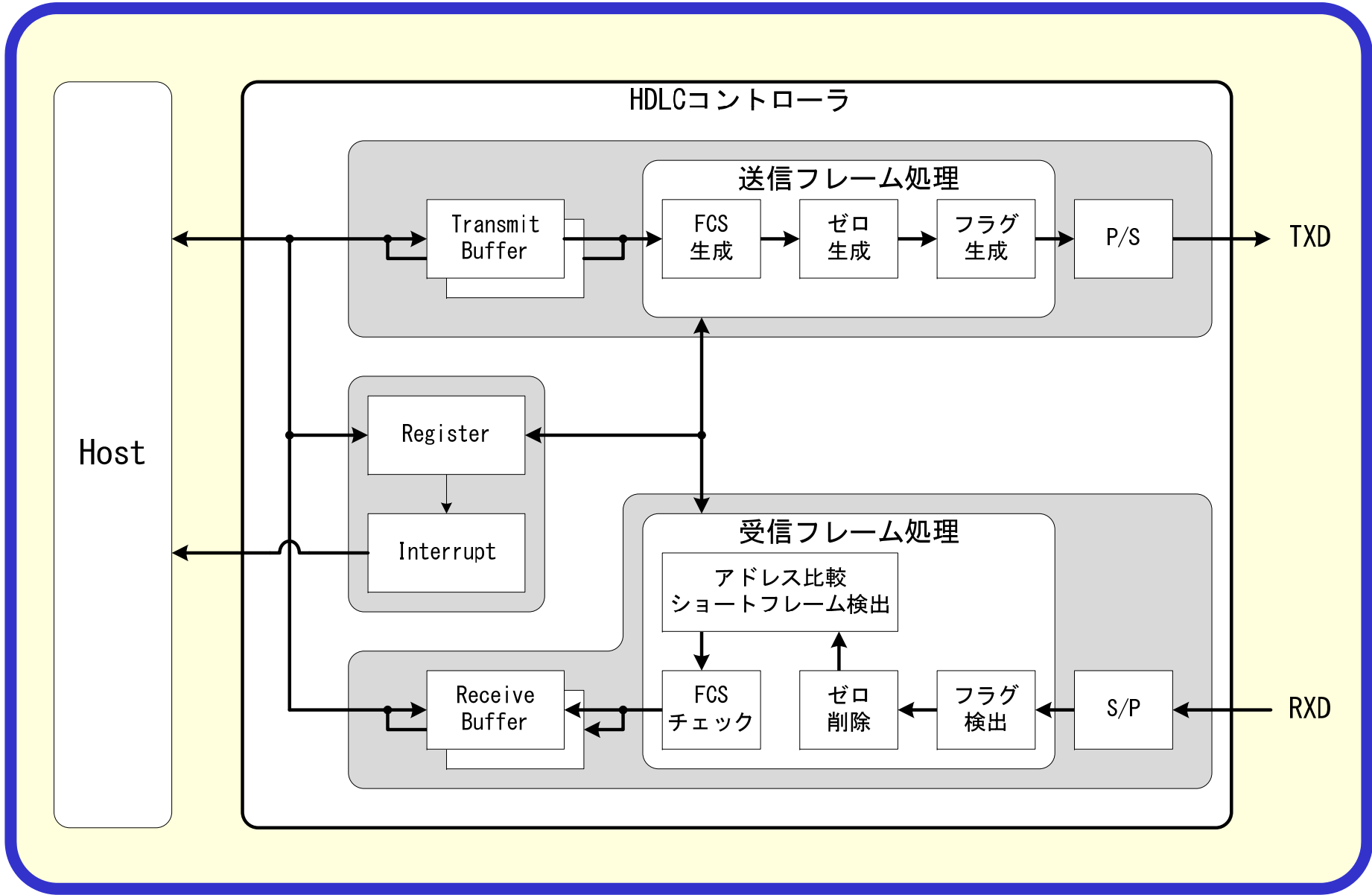
yCORE-HDLCは弊社でフルスクラッチで設計したFPGA用HDLCコントローラ IPコアです。

Xilinx®社製Spartan® の実装実績があります。

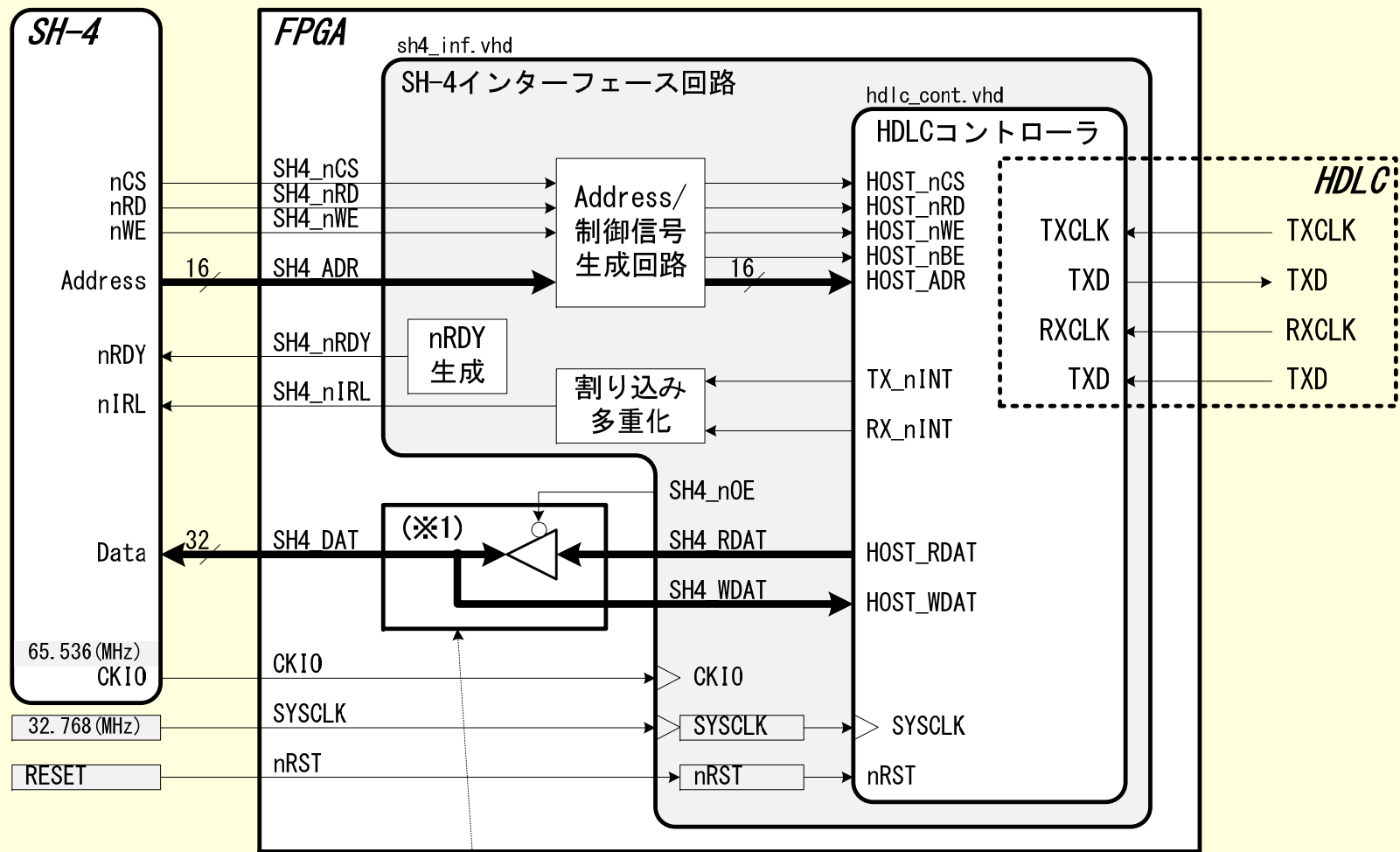
また、搭載機器の仕様に合わせてカスタマイズにも柔軟に対応可能です。

既存ターゲットのホストインタフェース、複数チャンネル実装など、お気軽にお問い合わせ下さい。

# ブロック構成



**HOSTインタフェース例**



(※1) CPUとSH-4インタフェース回路のデータバス接続時、データバスI/O制御回路が必要になります。(SH-4インタフェース回路には含まれていません。)

## yCORE-HDLCの主な仕様

- ◇[送信時]ゼロ挿入／[受信時]ゼロ削除機能
- ◇フラグ生成／検出機能
- ◇[送信時]FCS生成／[受信時]FCSチェック機能
- ◇ GA(Go Aheadパターン)検出機能
- ◇アドレスフィールドでの受信フィルタリング機能
  - アドレス・フィルタリング機能
  - マルチキャスト・フィルタリング機能
- ◇フレームレングス・チェック機能
  - [送信時]データレングスチェック機能
  - [受信時]ショートフレーム検出機能
  - [受信時]ロングフレーム検出機能
- ◇アボート送出／検出機能
- ◇ SDLC LOOP機能
- ◇送受信フレームバッファ(送信／受信それぞれに2面分のバッファをもちます)
- ◇ソースコード提供
- ◇ロイヤリティフリー

問い合わせ先: **YDK** 株式会社 **ワイ・デー・ケー**

<http://www.ydkinc.co.jp/>

営業本部 〒206-0811 東京都稲城市押立1705番地

TEL 042-378-8511 高橋、渡辺、井上